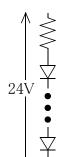
- ・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしないこと。
- ・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 9941100→計24→4
 - 1 メカトロニクスに関わる以下の問いに対し、具体的な計算数値・過程を含めて答えよ。 ※解答の順は問わないが、どの問題の解答かが明確に分かるようにすること。
 - (1) -10[V] ~10[V] の電圧信号をアナログデジタル変換したい。1[mV] の違いを区別するには、何[bit]以上の変換器が必要か。
 - (2) 1[kHz]程度の時間変化信号を16チャンネル変換したい。変換器は1個で、マルチプレクサで切り換えるとして、変換器にはどの程度の変換速度性能[kHz(ksps)]が必要となるか。ただし、切替に伴う処理のため、1チャンネルのみの連続変換時に比べて、変換時間は1.25倍になるとする。
 - (3) VF=3.0[V]の青色LEDを 2本直列にし、12[V]の電源を用いて光らせたい。 10[mA]の電流を流すとすると、直列に何[Ω]の抵抗を入れれば良いか。 また、この抵抗における損失を計算せよ。
 - (4) オン抵抗が $0.10[\Omega]$ のMOSFET(オンの時)と、VF=1.0[V]のダイオード、 それぞれに10[A]の電流を流した際の電力損失を計算せよ。

- ・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしないこと。
- ・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 9941100→計24→4
 - 1 メカトロニクスに関わる以下の問いに対し、具体的な計算数値・過程を含めて答えよ。 ※解答の順は問わないが、どの問題の解答かが明確に分かるようにすること。
 - (1) -5[V]~5[V]の電圧信号をアナログデジタル変換したい。2[mV]の違いを区別するには、何[bit]以上の変換器が必要か。(AD変換器なので答えは整数とすること)
 - (2) 200[Hz]程度の時間変化信号を8チャンネル変換したい。変換器は1個で、マルチプレクサで切り換えるとして、変換器本体にはどの程度の変換速度性能[kHz(ksps)]が必要となるか。ただし、切替に伴う処理・信号安定化の待ちのため、1チャンネルのみの連続変換時に比べて、変換周期は1.25倍になるとする。(計算根拠も言葉で述べよ)
 - (3) VF=2.0[V]の赤色LEDを10本直列にし、24[V]の電源を用いて光らせたい。 20[mA]の電流を流すとすると、直列に何[Ω]の抵抗を入れれば良いか。 また、この抵抗における損失を計算せよ。
 - (4) オペアンプによる反転増幅回路において、一入力端子と、回路の入力の間につなぐ抵抗を1[kΩ]とした。入力電圧が -5[V] であったときに、入力端子にはどちらの方向{反転増幅回路に流入する方向/から流出する方向}に、どれだけの大きさ[mA]流れると考えられるか。なお、オペアンプは理想オペアンプを仮定してかまわない。

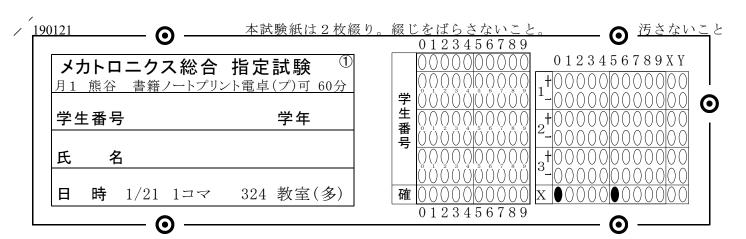


- ・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしないこと。
- ・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 $9941100 \rightarrow 124 \rightarrow 4$
 - 1 メカトロニクスに関わる以下の問いに対し、具体的な計算数値・過程を含めて答えよ。 ※解答の順は問わないが、どの問題の解答かが明確に分かるようにすること。
 - (1) $-10[V] \sim 10[V]$ の電圧信号をアナログデジタル変換したい。 $10[\mu V]$ の違いを区別するには、最低で**何**[bit]以上の変換器が必要か。 (AD変換器なので答えは整数とすること)
 - (2) 10[kHz]程度の時間変化信号を4チャンネル変換したい。変換器は1個で、マルチプレクサで切り換えるとして、変換器本体にはどの程度の変換速度性能[kHz(ksps)]が必要となるか。ただし、切替に伴う処理・信号安定化の待ちのため、1チャンネルのみの連続変換時に比べて、変換周期は1.5倍になるとする。(計算根拠も言葉で述べよ)
 - (3) VF=3.0[V]の高輝度緑LEDをバイポーラトランジスタで0n/0ffしたい。LEDには 10[mA]の電流を流すとして、トランジスタのhFEが100倍のとき、ベース電流は 最低どれだけ流せばよいか。また、それより十分に大きなベース電流を流す とき、何[Ω]の抵抗を直列にすればよいか。

なお、電源電圧は12[V]とし、トランジスタのVCEsatは0.2[V]とする。

(4) オペアンプによる増幅回路では小さすぎる抵抗を用いると問題が生じる。 仮に、増幅率10倍の反転増幅回路でフィードバックの位置にある抵抗を 100[Ω]とし、これに1[V]を入力した場合に、このフィードバック抵抗には どれだけの電流が流れることになるか。また、この抵抗の損失はいくらか。 ただし、オペアンプは十分に出力電流を流せるものとし、仮想接地を前提としてよい。

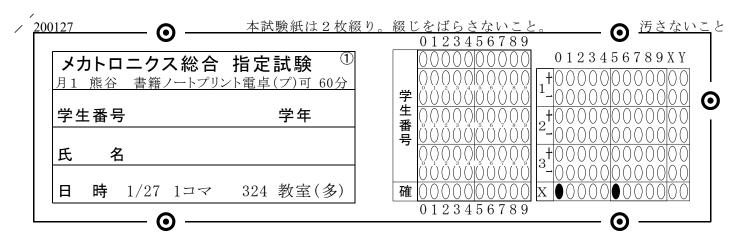
12V



- ・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしないこと。
- ・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 $9941100 \rightarrow 124 \rightarrow 4$
- 1 メカトロニクスに関わる以下の問いに対し、具体的な計算数値・過程を含めて答えよ。 ※解答の順は問わないが、どの問題の解答かが明確に分かるようにすること。
- (1) 0[V]~3.3[V]の入力電圧を10[bit]で変換するアナログデジタル変換器(ADC)を内蔵した 組込マイコンがある。何[mV]の分解能(デジタル値1あたりの電圧)であるか。12[bit]の 場合は何[mV]の分解能であるか。
- (2) 500[Hz]程度の時間変化信号を12チャンネルAD変換したい。ADCは1個で、マルチプレクサで切り換えるとして、変換器本体にはどの程度の変換速度性能[kHz(ksps)]が必要となるか。ただし、切替に伴う処理・信号安定化の待ちのため、1チャンネルのみの連続変換時に比べて、変換周期は1.3倍になるとする。(計算根拠も言葉で述べよ)

5V

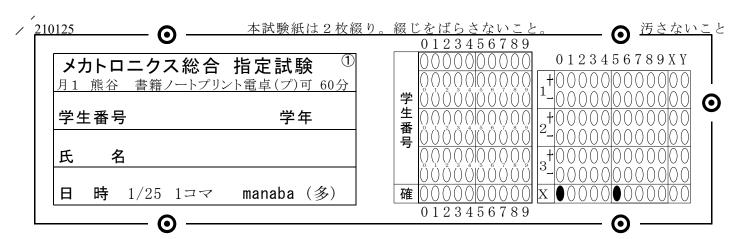
- (3) VF=3.1[V]の高輝度白色LEDを右図のようにスイッチング用MOSFETでOn/Off したい。電源電圧を5[V]、LEDには100[mA]の電流を流すとして、直列に 何[Ω]の抵抗を入れればよいか。ただし、MOSFETのオン抵抗は $1[\Omega]$ 、閾値 電圧Vthは2[V]とする。またこの回路は3.3[V]系のCMOSデジタル信号によってOn/Off操作することが**可能か不可能か**理由をつけて述べよ。
- (4) 電流の計測を行うため、配線に $0.05[\Omega]$ の抵抗を挿入し、その両端の電圧を40倍に増幅することにした。1[A] あたり何[V] の出力([V/A])となるか。また、5[A]流れているときのこの電流計測抵抗での電力消費は何[W]か。



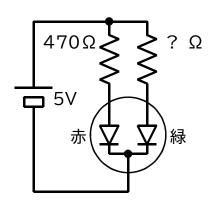
- ・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしないこと。
- ・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 $9941100 \rightarrow 124 \rightarrow 4$
 - 1 メカトロニクスに関わる以下の問いに対し、具体的な計算数値・過程を含めて答えよ。 ※解答の順は問わないが、どの問題の解答かが明確に分かるようにすること。
 - (1) -10[V]~10[V]の入力電圧範囲を16[bit]で変換する、パソコン接続型のアナログデジタル変換ユニットがある。**何[mV]**の分解能(デジタル値1あたりの電圧)であるか。14[bit] の場合は**何[mV]**の分解能であるか。
 - (2) 2[kHz]程度の時間変化信号6チャンネルをAD変換したい。ADCは1個で、マルチプレクサで切り換えるとして、変換器本体にはどの程度の**変換速度性能[kHz(ksps)]**が必要となるか。ただし、切替に伴う処理・信号安定化の待ちのため、1チャンネルのみの連続変換時に比べて、変換周期は1.2倍になるとする。(計算根拠も言葉で述べよ)

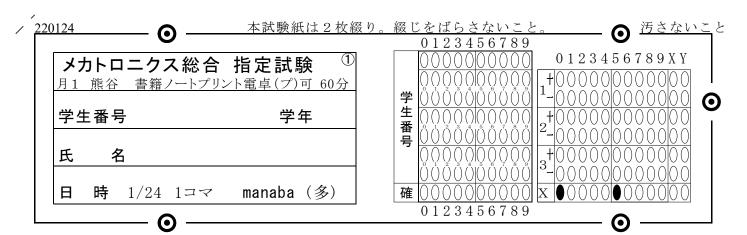
15V

- (3) VF=4.0[V]の紫外線パワーLEDをバイポーラトランジスタで0n/Offしたい。LEDには700[mA]の電流を流すとして、トランジスタのhFEが70倍のとき、ベース電流は最低どれだけ流せばよいか。また、それより十分に大きなベース電流を流すとき、何[Ω]の抵抗を直列にすればよいか。なお、電源電圧は15[V]とし、トランジスタのVCEsatは0.2[V]とする。
- (4) 入力電圧が24[V]で効率が80[%]のモータ制御装置があるとする。 この装置からの出力が7.2[V],4[A]のとき、**入力には何[A]流れる**と 想定されるか。

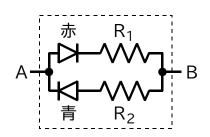


- ・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしないこと。
- ・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 9941100→計24→4
 - 1 メカトロニクスに関わる以下の問いに対し、具体的な計算数値・過程を含めて答えよ。 ※解答の順は問わないが、どの問題の解答かが明確に分かるようにすること。
 - (1) $-2[V]\sim 4[V]$ の範囲で変化する電圧信号をアナログデジタル変換したい。0.1[mV] の違いを区別するには、最低で何[bit]以上の変換器が必要か。(AD変換器なので答えは整数とすること)
 - (2) {IDABC} [Hz]程度の時間変化信号を16チャンネル変換したい。変換器は1個で、マルチプレクサで切り換えるとして、変換器本体にはどの程度の変換速度性能[kHz(ksps)]が必要となるか。ただし、切替に伴う処理・信号安定化の待ちのため、1チャンネルのみの連続変換時に比べて、変換周期は1.25倍になるとする。(計算根拠も言葉で述べよ)
 - (3) 回路上の電源モジュールを触ったら、さわり続けられないほど熱かった。 確認したところ、5[V] 2.5[A] を出力するために、入力側 24[V] で 0.8[A] の電流が流れていた。 このモジュールでの損失[W]と、変換効率[%]を求めよ。
 - (4) 市販のLEDには、一つの部品に赤と緑のLEDが搭載された 2 色LEDがあり、単独で赤、緑、二つ光らせるとオレンジに見える。しかし、順方向降下電圧VFが異なるため、同じ電圧をかけ、同じ電流を流すためには異なる値の抵抗を用意しなければならない。図のような 2 色LEDで、電源を5[V]ととし、VF=1.8[V]の赤LEDに470 Ω をつないだ場合に (a) 赤LEDには何[mA]の電流が流れるか (b)同じ電流をVF=3.0[V]の緑LEDに流すには、何 $[\Omega]$ の抵抗を直列にすればよいか。

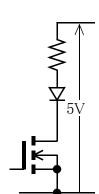




- ・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしないこと。
- ・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 9941100→計24→4
 - 1 メカトロニクスに関わる以下の問いに対し、具体的な計算数値・過程を含めて答えよ。 ※解答の順は問わないが、どの問題の解答かが明確に分かるようにすること。
 - (1) ある温度センサは温度に対する出力電圧がほぼ直線的な特性を持ち、温度100度([K])あたり約4[mV]出力される。これを分解能1度でデジタル化したいが、増幅回路を介さず、入力電圧範囲 $\pm 10[V]$ ($-10[V]\sim 10[V]$)のAD変換器に直接接続して測定しようと考えた。このAD変換器の分解能は最低で何[bit]必要か。(AD変換器なので答えは整数とすること)
 - (2) {IDAB} [Hz] 程度の時間変化信号を {IDABC} チャンネル変換したい(比較的低速だがかなり多入力である)。変換器は1 個で、マルチプレクサで切り換えるとして、変換器本体にはどの程度の変換速度性能 [kHz(ksps)] が必要となるか。ただし、切替に伴う処理・信号安定化の待ちのため、1 チャンネルのみの連続変換時に比べて、変換周期は 1.5 倍になるとする。(計算根拠も言葉で述べよ)
 - (3) MOSFETでスイッチングを行い出力制御をすることを考える。MOSFETのオン抵抗を $40 [m \Omega]$ 、オン時の電流を15 [A]、スイッチング周波数20 [kHz]、デューティ比を30 [%] としたときの、MOSFETでの損失を求めよ。
 - ただし、オンオフ時の過渡による損失は考えないものとする。
 - (4) 配線本数の削減は時には重要である。2個のLEDを光らせるには、単純には4本の配線が必用であるが、図に示すように互いに逆方向となるように配線すると、端子Aと端子Bの電圧によって、2本の配線だけで{両者Off(A,Bの電圧が等しい)・赤のみOn{AがBより十分高い}・青のみOn(BがAより高い)}とできる(同時にはオンできない)。ここで、赤LEDの順方向降下電圧VFR=2.1[V],青LEDの順方向降下電圧VFB=3.4[V]とし、A,Bの電圧は0[V]か5[V]となるとし、赤LEDに15[mA]、青LEDに20[mA]流す場合に、抵抗R1と抵抗R2の大きさを求めよ。



- ・2枚とも番号氏名を記載すること。マーク欄にはマーク不要。
- 1 メカトロニクスに関わる以下の問いに対し、具体的な計算数値・過程を含めて答えよ。 ※解答の順は問わないが、どの問題の解答かが明確に分かるようにすること。
- (1) 摂氏温度[\mathbb{C}] に比例した電圧が出力されるセンサ回路がある。温度1[\mathbb{C}] あたり10[\mathbb{m} V] とし、-20[\mathbb{C}] \sim 300[\mathbb{C}] を0.1[\mathbb{C}] の分解能で測定したい。入力電圧範囲 $-5\sim5$ [\mathbb{V}] の AD変換器(装置)に直接入力するとして、**最低で何[bit]** のAD変換器が必要か。
- (2) 10[kHz]程度の時間変化信号 3チャンネルをAD変換したい。ADCは1個、SHは3個で、マルチプレクサで切り換えるとして、ADC本体にはどの程度の**変換速度性能[kHz(ksps)]**が必要となるか。ただし、切替に伴う処理・信号安定化の待ちのため、1 チャンネルのみの連続変換時に比べて、変換周期は1.1倍になるとする。(計算根拠も言葉で述べよ)
- (3) VF=3.3[V]の高輝度白色LEDを右図のようにスイッチング用MOSFETでOn/Off したい。電源電圧を5[V]、LEDには200[mA]の電流を流すとして、直列に 何[Ω]の抵抗を入れればよいか。ただし、MOSFETのオン抵抗は0.2[Ω]、 閾値電圧Vthは4[V]とする。またこの回路は3.3[V]系のCMOSデジタル 信号によって Ω n/Off操作することが**適切か不適切か**理由をつけて述べよ。
- (4) ある装置のある動作状態でモータの回生により40[W]の電力が生じてしまうので、抵抗に流すことで熱として捨てたい。電圧24[V]を想定すると、抵抗は $\mathbf{G}[\Omega]$ とすべきか。



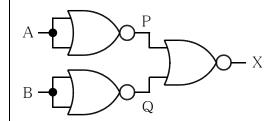
- ・2枚とも番号氏名を記載すること。マーク欄にはマーク不要。
- 1 メカトロニクスに関わる以下の問いに対し、具体的な計算数値・過程を含めて答えよ。 ※解答の順は問わないが、どの問題の解答かが明確に分かるようにすること。
 - (1) 加速度 $a[m/s^2]$ に対して、電圧 Vo=(0.1a+2.5)[V] が出力されるセンサがあるとする。 $0.01[m/s^2]$ の分解能で $\pm 20[m/s^2]$ の範囲を測定するために、入力電圧範囲 $0\sim 5[V]$ のAD変換器(装置)に直接入力するとして、**最低で何[bit]**のAD変換器が必要か。
 - (2) 5[kHz]程度の時間変化信号 4チャンネルをAD変換したい。ADCは1個、SHは4個で、マルチプレクサで切り換えるとして、ADC本体にはどの程度の**変換速度性能[kHz(ksps)]**が必要となるか。ただし、切替に伴う処理・信号安定化の待ちのため、1 チャンネルのみの連続変換時に比べて、変換周期は1.2倍になるとする。(**計算根拠**も言葉で述べよ)
 - (3) VF=3.3[V]の高輝度白色LEDを右図に示すように、なるべく多く直列接続して 24[V]の電源で光らせたい。最大で何個直列にできるか。このとき、LEDには 20[mA]の電流を流すとした場合、直列に入れた抵抗は $G[\Omega]$ とすればよいか。
 - (4) 効率77%のモータに、効率80%の制御装置をつないで運転したところ、入力電力は250[W]であった。モータと制御装置、どちらの損失がより大きいか、損失の計算に基づいて述べよ。(250[W]→制御装置:80%→モータ:77%→?[W])

- ・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしないこと。
- ・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 $9941100 \rightarrow 124 \rightarrow 4$
 - **2** メカトロニクスに関わる以下の事柄について、**図や数式を交えて具体的に文章にて** 述べよ。(各10点、目安:枠が埋まる程度、不足するなら明記の上で裏面使用)

(1) オペアンプと抵抗からなる、入力電圧に比例した電流を負荷に流す回路を一つあげ、その名称、回路図、入出力特性を表す式を示すと共に、なぜそのように動作するかを説明せよ。(必要かつ妥当なら仮想接地・仮想短絡が成立するとしてかまわない)

(2) モータなどの電磁アクチュエータ類を電流制御で駆動する意義について述べよ。また条件を適切に選べば、PWMによる断続的なスイッチングで連続的な電流(厳密には増減はある)が流れる原理を説明せよ。

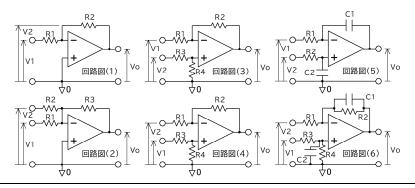
(3) 下記のNORゲートによる組み合わせ回路がANDゲートとして機能することを真理値表を用いて示せ。(真理値表のみではなく文により説明せよ)



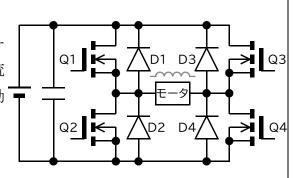
, '	, 190121	o	本試懸	食紙は2枚綴り	<u>。綴じをばらさな</u> 0123456		● 汚さないこと	
	月1	カトロニクス 熊谷 書籍ノー 生番号	ートプリント電卓(指定試験 ^② ト電卓(プ)可 60分 学年	(000000000000000000000000000000000000			
	氏日	名	コマ 324 割		番 () () () () () () () () () (2-0000 000 3+00000 000 x 0000	0000000	
	Ц	——— (以至(多)	0 1 2 3 4 5 6	789	o —	
・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしない・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 9941100-								
	2				いて、 図や数式 を 度、不足するなり			
	(1)				路に増幅する回路			
	カイ: 	ンピーダンスに	は指定しないが	5、使用する部	『品の値の妥当性	は考慮すること	0	
					ーホイールダイオ ないようブリッミ	•		
	(2)	O J THAND B	1 17 h - 7 VC)D(0 1 七)ナ	安田小フ同晩ナミ	2.井1 2.の同時	やの動化がVOD	
		ることを真理値			実現する回路を記 説明せよ。	『戦し、その四』	☆♥ク野汀FがAUK	

, , 200127 本試験紙は2枚綴り。	綴じをばらさないこと。						
メカトロニクス総合 指定試験 ^② 月1 熊谷 書籍ノートプリント電卓(プ)可 60分	0123456789 000000000000000000000000000000000000						
学生番号 学年 氏 名	生 000000000000000000000000000000000000						
日 時 1/27 1コマ 324 教室(多)	確 000000000000000000000000000000000000						
・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークし・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 994110							
Z	ハて、 図表や数式を交えて具体的に文章にて ・ 不見するなな問題の上で東西使用)						
述べよ。(各10点、目安:枠が埋まる程度、不足するなら明記の上で裏面使用) (1)オペアンプと抵抗2本からなるアナログ電圧の比較回路を一つあげ、回路図を示すと に、その動作を説明せよ(動作原理は不要)。							
(2) XORゲートを加算に、2入力ANDゲートを乗	算に使うことができる理由を説明せよ。						
(3) 電力スイッチング部品としてのMOSFETの利べよ。	点を、バイポーラトランジスタと比較して述						

- ・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしないこと。
- ・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 9941100→計24→4
 - **2** メカトロニクスに関わる以下の事柄について、**図表や数式を交えて具体的に文章にて** 述べよ。(各10点、目安:枠が埋まる程度、不足するなら明記の上で裏面使用)
 - (1) 二つの電圧信号 V1, V2に対して、Vo=3(V1-V2)を出力できる回路を作りたい。図より適切な回路を選択し、部品の数値(抵抗値やコンデンサの容量)を定めよ。ただし、抵抗値の大きさは無難な値とする必要があるが、E24でなくともかまわない。



(2) バイポーラトランジスタのコレクターエミッタ間 (C-E間)には電流を流せる方向があることに対して、MOSFETのドレインーソース間(D-S間)は、十分なゲート電圧を与えてオン状態にすると、双方向に電流が流せる。この特性は様々に使われるが、図のモータ駆動用Hブリッジではどのような利点をもたらすか、ブリッジの動作の説明とともに述べよ(必要なら「左上」や「Q1」などでMOSFETを区別すること)。



(3) 3種のロジックゲート、2入力AND、XOR、XNORについて、各々の動作を説明し(言葉で可、真理値表は不要)、その活用の事例について述べよ。

(例:NANDゲートは、入力が2本とも1のときに出力が0となり、それ以外は1を出力する。2個用いるとRSフリップフロップを構成することができる)

- ・2枚とも氏名等を記入し、学生番号(縦に7桁)をマークすること。右枠はマークしないこと。
- ・[確]には学生番号の各桁の数字をバラして足したものの1の位をマーク 例 9941100→計24→4
 - **2** メカトロニクスに関わる以下の事柄について、**図表や数式を交えて具体的に文章にて** 述べよ。(各10点、目安:枠が埋まる程度、不足するなら明記の上で裏面使用)
 - (1) オペアンプによる増幅回路では、オペアンプの電圧増幅度が非常に高いことと負帰還が重要な役割を果たす。たとえば反転増幅回路は、2本の抵抗器を加えるだけで、抵抗比で定まる増幅率を得ることができる。①電圧増幅度が高いことで、なぜ電圧増幅度には無関係に抵抗比だけで増幅率が定まるか述べよ。②電圧増幅度の高さから生じる、オペアンプ回路の重要な性質について名称と説明を述べよ。③また、オペアンプの高い増幅度が原因で生じるトラブル事例を挙げ、どのような状況になるか説明せよ。

(2) 逐次比較型などのアナログデジタル変換(AD変換)と併用されるものにサンプルホールド (以下SH) (もしくはトラックホールドTHともいう) 回路がある。

このSH回路に関して、①機能とこれが必要な理由、②動作原理の言葉による説明、③AD変換器自体は1個で、入力4本をマルチプレクサで切り替えるような多入力構成に必要な「SHの個数」、について述べよ。

- (3) ある、効率30% (0.3)の機器があった。この後継新型機2機種 $(A \ge B)$ のカタログに、A: 「効率が2倍になりました!」 B: 「損失が2分の1になりました!」と書いてあった。
- ①効率の面からどちらが良いか、具体的な数値に基づいて述べよ。②また、もとの効率が60% (0.6)の機器に対しても同じようなカタログがあったが、その場合はどうか、妥当性を含めて述べよ。

ただし、同一の入力[W]に対する比較とする(同一出力[W]に対する比較ではない)。

なお、機器はエアコンのような熱系の機器では無く、モータや制御装置のようなものであり、本科目の文脈で検討するものとする。

